

## **Vorwort**

Das Internet der Dinge, Industrie 4.0, vernetzte Automobile, Smart Power oder intelligente Sensoren stellen neue Anforderungen an Schaltungen. Gefordert wird unter anderem hohe Robustheit bei sehr niedriger Stromaufnahme, integrierte und flexible Leistungselektronik und die Unterstützung unterschiedlicher (RF-)Standards. Dies erfordert zunehmend aus Software heraus parametrisierbare, kalibrierbare und trimmbare Schaltungen. Dies führt zu einer starken Integration der Schaltungen mit Software und Anwendung.

Die Verifikation von Schaltungen gewinnt dadurch eine neue Komplexität, die zunehmend auch Fragen der domänenübergreifenden Systemmodellierung und Validierung einerseits und andererseits Zuverlässigkeit, Test und Diagnose im Betrieb umfasst.

Die Fachtagung Analog 2016 möchte dazu beitragen, Antworten auf diese aktuellen Herausforderungen und natürlich auch andere Probleme des Entwurfs von Analog- und Mixed-Signal Schaltungen zu finden. Sie steht 2016 unter dem Motto

### **Verifikation von Schaltungen und Systemen für das Internet der Dinge**

Die Analog 2016 bietet Wissenschaftlern und industriellen Anwendern eine Plattform zur Diskussion aktueller Forschungsarbeiten zu diesen und weiteren Herausforderungen auf dem Gebiet des Schaltungs- und Systementwurfs.

*Christoph Grimm, Carna Radojicic, Alberto Garcia Ortiz*