

Vorwort

Wir freuen uns, Ihnen den Tagungsband des 27. Workshop „Methoden und Beschreibungssprachen zur Modellierung und Verifikation von Schaltungen und Systemen“ vorlegen zu können. Die Tagung fand am 14. und 15. Februar 2024 an der Rheinland-Pfälzischen Technischen Universität in Kaiserslautern statt. Wie in den vergangenen Jahren diente der Workshop erneut als ein wertvolles Forum für den Austausch von Ideen und neuesten Forschungsergebnissen in der deutschsprachigen Community im Gebiet Entwurfsmethodik und Verifikation von Schaltungen und Systemen.

Wir konnten Eyck Jentsch von der MINRES Technologies GmbH, Germany, für einen eingeladenen Vortrag gewinnen. Seine Keynote mit dem Titel „Filling the large white plain“ zeigte eindrucksvoll aus industrieller Sicht die Bedeutung unseres Fachgebiets für die europäische Chipentwicklung.

In diesem Jahr durften wir eine Rekordzahl von Einreichungen begrüßen. Das Programm bot 17 wissenschaftliche Beiträge, 12 Übersichtsvorträge und eine Tool-Demonstration. Die Arbeiten stammen sowohl aus akademischer als auch aus industrieller Forschung und decken eine weite Bandbreite ab. Unser Dank gilt allen Autoren für ihre hervorragenden Beiträge und den Mitgliedern des Programmkomitees für ihre gewissenhafte Arbeit bei der Bewertung der Einreichungen. Ihr Engagement für Exzellenz hat diesen Workshop zu einem Erfolg gemacht.

Wir hoffen, dass die Diskussionen und der Austausch während des Workshops fruchtbare neue Kooperationen und Forschungsinitiativen anregen werden.

Mit besten Grüßen,

Wolfgang Kunz (Co-Chair)

Daniel Große (Co-Chair)